(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年10月20日(20.10.2005)

PCT

(10) 国際公開番号 WO 2005/099208 A1

(51) 国際特許分類7:

H04L 27/04

(21) 国際出願番号:

PCT/JP2005/002640

(22) 国際出願日:

2005年2月18日(18.02.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ: 2004年3月30日(30.03.2004) 特願2004-099237 JP

(71) 出願人 (米国を除く全ての指定国について): 三洋電機 株式会社 (SANYO ELECTRIC CO., LTD.) [JP/JP]; 〒 5708677 大阪府守口市京阪本通2丁目5番5号 Osaka (72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 西村 正明 (NISHIMURA, Masaaki) [JP/JP]; 〒5708677 大阪府守 口市京阪本通2丁目5番5号三洋電機株式会社内 Osaka (JP). 鈴木 裕久 (SUZUKI, Hirohisa) [JP/JP]; 〒 5708677 大阪府守口市京阪本通2丁目5番5号三洋 電機株式会社内 Osaka (JP).

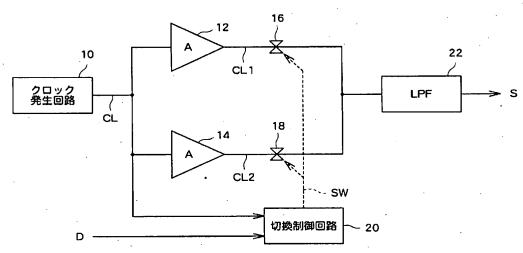
(74) 代理人: 特許業務法人はるか国際特許事務所 (HARUKA PATENT & TRADEMARK ATTOR-NEYS); 〒1600022 東京都新宿区新宿二丁目 1 番 11号 御苑スカイビル 8 階 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI,

/続葉有/

(54) Title: TRANSMISSION SIGNAL PRODUCING APPARATUS

(54) 発明の名称: 伝送信号生成装置



10... CLOCK GENERATOR CIRCUIT

20... SWITCH CONTROL CIRCUIT

(57) Abstract: To suppress noise components when digital data is converted to ASK modulated signals to be transmitted over a network. Amplifiers (12,14) produce, based on clocks (CL) generated by a clock generator circuit (10), clocks (CL1) of a relatively small amplitude and clocks (CL2) of a relatively large amplitude, respectively. A switch control circuit (20) generates, based on digital data (D), a control signal (SW) to control switch circuits (16,18). The switch circuits (16,18) selectively pass, in accordance with the signal (SW), either the clocks (CL1) or the clocks (CL2) to an LPF (22). The LPF (22) receives a signal composed of rectangular waves having different amplitudes, and smoothes this signal to produce and output an ASK modulated signal having a continuous sinewave-like waveform.

(099208 A1

/続葉有/

NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: デジタルデータをネットワーク上にて伝送されるASK変調信号に変換する際のノイズ成分を抑制する。 クロック発生回路(10)が生成するクロックCLに基づいて、アンプ(12)は比較的小さい振幅のクロックCL1を生成し、アンプ(14)は比較的大きい振幅のクロックCL2を生成する。切換制御回路(20)は、デジタルデータDに基づいてスイッチ回路(16)、(18)に対する制御信号SWを生成する。スイッチ回路(16)、(18)は信号SWに応じてCL1、CL2のいずれかを選択的にLPF(22)へ通過する。LPF(22)には、異なる振幅の矩形波がつなぎ合わされた信号が入力され、LPF(22)はこれを平滑化して正弦波的波形が連続するASK変調信号を生成し出力する。